

W30-3

SEMICONDUCTOR LASER DEVICE

Publication number: JP7038208

Publication date: 1995-02-07

Inventor: YAMADA HIDEYUKI

Applicant: NIPPON ELECTRIC CO

Classification:

- International: H01L21/52; H01L21/56; H01L23/28; H01S5/00;
H01L21/02; H01L23/28; H01S5/00; (IPC1-7): H01S3/18;
H01L21/52; H01L21/56; H01L23/28

- european:

Application number: JP19930201863 19930722

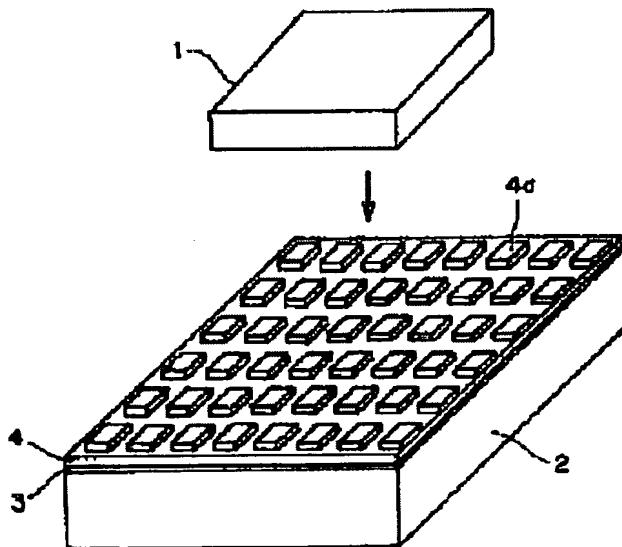
Priority number(s): JP19930201863 19930722

[Report a data error here](#)

Abstract of JP7038208

PURPOSE: To prevent the peeling of solder at the time of wafer dicing by preventing the extrusion of the solder so as to block a laser-light emitting part when a laser pellet is mounted on a sub-mount.

CONSTITUTION: Protruding and recess parts are provided on the surface of an Si sub-mount 2. A TiPt electrode 3 and AuSn solder 4 are formed on the sub-mount 2 by vapor deposition. An LD pellet 1 is formed by adhesion. Thus, the excessive solder flows along the recess parts of the surface of the sub-mount at the adhesion of the LD pellet. Therefore, the solder does not extrude so as to block the edge of the pellet 1.



Data supplied from the esp@cenet database - Worldwide

W3023

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-38208

(43)公開日 平成7年(1995)2月7日

(51) Int.Cl. ⁶	識別記号	庁内整理番号	F 1	技術表示箇所
H 01 S 3/18				
H 01 L 21/52	A 7376-4M			
21/56	H 8617-4M			
23/28	A 8617-4M			

審査請求 有 請求項の数5 FD (全6頁)

(21)出願番号	特願平5-201863	(71)出願人	000004237 日本電気株式会社 東京都港区芝五丁目7番1号
(22)出願日	平成5年(1993)7月22日	(72)発明者	山田 英行 東京都港区芝五丁目7番1号 日本電気株式会社内
		(74)代理人	弁理士 尾身 祐助

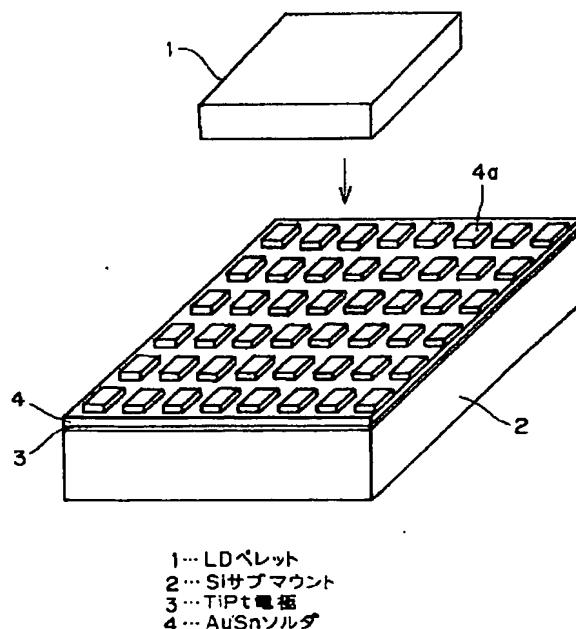
(54)【発明の名称】 半導体レーザ装置

(57)【要約】

【目的】 サブマウントにレーザペレットを搭載する際に、ソルダがレーザ光出射部を塞ぐようにみ出さないようとする。ウェハダイシング時のソルダ剥がれを防止する。

【構成】 Siサブマウント2の表面に凹凸を設ける。サブマウント2上にTiPt電極4、AuSnソルダ4を蒸着により形成する。LDペレット1を融着する。

【効果】 LDペレットの融着時に、余分のソルダはサブマウント表面の凹部に沿って流れ、ソルダがペレット1の端面を塞ぐようにみ出することはなくなる。



【特許請求の範囲】

【請求項1】 表面に金属層が形成されているサブマウントと、該サブマウント上にろう材を介して搭載されたレーザダイオード・ペレットと、を備える半導体レーザ装置において、前記サブマウントの前記レーザダイオード・ペレットの搭載部の少なくとも一部は凹凸に加工されており、その凸部はその頂部が平坦になされておりかつレーザダイオード・ペレットの寸法より十分細かいピッチでマトリックス状に配列されていることを特徴とする半導体レーザ装置。

【請求項2】 前記凸部の横断面形状が円形であることを特徴とする請求項1記載の半導体レーザ装置。

【請求項3】 前記凸部の列が、前記サブマウントの辺に非平行であることを特徴とする請求項1記載の半導体レーザ装置。

【請求項4】 前記レーザダイオード・ペレットの前方側部分下のサブマウントの表面は凹凸になされており、前記レーザダイオード・ペレットの後方側部分下のサブマウントの表面は平坦になされていることを特徴とする請求項1記載の半導体レーザ装置。

【請求項5】 前記凸部は、サブマウント表面の4辺の縁に沿った部分にのみ形成されていることを特徴とする請求項1記載の半導体レーザ装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、光情報処理・光通信等の用途に用いられる半導体レーザ装置に関し、特にレーザダイオード・ペレットの搭載されるサブマウントの構造に関するものである。

【0002】

【従来の技術】 半導体レーザ装置は、システム上にレーザダイオード・ペレット（以下、LDペレットと記す）およびレーザ光出力をモニタするためのホトディテクタ・ペレットとを搭載し、キャップにて封止して構成したものである。この際、システムとLDペレットとの熱膨張係数の差を吸収するため、並びに、量産性向上のために、LDペレットは、通常LDペレットと近い熱膨張係数をもちかつ熱伝導率の高い材料からなるサブマウントを介してシステムにマウントされる。

【0003】 図8（a）は、従来のLDペレットの搭載構造を示す正面図である。同図に示されるように、Siサブマウント2上にはTiPt電極3が形成され、その上にはさらにAuSnソルダ4が蒸着されている。Siサブマウント2は、PbSnソルダ6を介してシステム・ポール7上に固定され、LDペレット1は、ジャンクションダウントの状態でSiサブマウント2上にAuSnソルダ4を介して搭載される。

【0004】 上述した従来例で問題となるのは、第1に、サブマウントをSiウェハから切り出す際に、ソルダが電極面から剥がれやすいことであり、第2に、LD

ペレットをサブマウントに装着（融着）するために用いられるソルダ材が、図8（b）に示すように、融着時にペレット前方にはみ出してソルダボール4bを形成し、LDペレットから出射される光を妨げやすいことである。ソルダ剥がれを防止しはみ出すソルダ量を少なくするためには、融着材の厚さを薄くすると、十分な接着性を確保することができなくなり、信頼性が低下する。そこで、従来のサブマウントの場合、図9に示すように、AuSnソルダ4をサブマウントの縁から後退したパターンに蒸着することが行われてきた。

【0005】 LDペレット側面へのソルダの盛り上がりを防止するためのサブマウント構造として、特開昭61-18190号公報には図10に示すもの提案されている。同図に示されるように、Siサブマウント2の表面にはV字形の溝8が形成されており、その表面には、Cr、Ni-Cr、Niからなる下地金属層3aが形成され、その上にはSn等からなるソルダ4cが蒸着されている。このサブマウント構造では、LDペレットの融着時にはソルダ材は溝8に流れ込むように流动するので、ソルダの盛り上がりやソルダボールの発生は防止される。

【0006】

【発明が解決しようとする課題】 図9に示す従来例では、サブマウント製造時にサブマウントの端から融着材までの距離Lを正確に制御しなければならない。この距離が小さすぎるとソルダボールができやすくなり、大きすぎると融着後にサブマウントの端までソルダが行きわたらずレーザの放熱性が悪化することになるからである。そのため、この従来例では、製作するのに調整等に余分の人がかかり、歩留まりが低下することになりやすい。また、図10に示したサブマウントの場合、サブマウントとLDペレットとの接触面積が小さく、放熱性が悪化するという問題があった。さらに、サブマウントをウェハのダイシングによって切り出すとき、ソルダ4が溝に沿って剥がれやすいという問題があった。

【0007】 したがって、この発明の目的とするところは、上記の問題点に鑑み、製作に当たってサブマウント上のソルダの位置を正確に制御する必要がなく、ダイシング時にソルダ剥がれが生じにくく、かつ良好な放熱性も有するサブマウントを提供することにある。

【0008】

【課題を解決するための手段】 上記目的を達成するため、本発明によれば、表面に金属層（3）が形成されたサブマウント（2）と、該サブマウント上にろう材（4）を介して搭載されたLDペレット（1）と、を備える半導体レーザ装置において、前記サブマウント（2）の前記LDペレットの搭載部の少なくとも一部は凹凸に加工されており、その凸部（3）はその頂部が平坦になされておりかつLDペレットの寸法より十分細かいピッチでマトリックス状に配列されていることを特徴

とする半導体レーザ装置が提供される。

【0009】

【実施例】次に、本発明の実施例について図面を参照して説明する。図1は、本発明の第1の実施例のSiサブマウントにLDペレットを搭載するときの状態を示す斜視図である。同図に示されるように、Siサブマウント2の表面には、TiPt電極3とAuSnソルダ4が設けられるが、ここでSi基板表面は凹凸に加工されており、それに倣ってソルダ4にも突起部4aが形成されている。このように構成されたSiサブマウント2では、LDペレット1の融着時にソルダ4はサブマウント表面の凹部に沿って流れるため、ソルダボールの形成は抑制される。

【0010】次に、図2(a)～(c)を参照して第1の実施例のサブマウントの製造方法について説明する。まず、フォトリソグラフィ技術およびドライエッチング工程によりSiウェハ表面を加工して、図2(a)に示すように、突起部2aを形成する。ここで、突起部2aの高さを4μm、その平面寸法を10μm×10μmとし、凹部の幅を10μmとする。

【0011】その上に、TiとPtとをそれぞれ膜厚1000Åに蒸着してTiPt電極3を形成する。さらにその上に、Auを4000Åの厚さに、続いてAuSnソルダ4を3μmの厚さに蒸着する。このとき、ソルダ面には突起部4aが形成される【図2(b)】。次に、ウェハを切断部5に沿ってフルダイシングして、個々のサブマウントに分離する【図2(c)】。

【0012】このフルダイシング工程において、サブマウントの凹部に形成されたソルダ4は、網目状に電極上に被着しているため剥離されにくくなっている。突起部4aのAuSnソルダ4については、ダイシング部分にかかった部分が剥がれることがあるが、図2(c)に示されるように、突起部の端部でソルダ膜が薄くなっているために、剥離はここで止まる。すなわち、突起の寸法が10μm×10μmであることにより、剥離は、サブマウントの縁からせいぜい10μm中に入ったところまでであり、実用上無視できる。

【0013】半導体LDペレット1のサブマウントへの融着は、従来と同様にN₂雰囲気中で300℃に加熱することにより行う。融着後の状態を正面図にて図3に示す。この融着時にLDペレット1下の余分のAuSnソルダ4はサブマウントの凹部を埋めるように流动するので、ソルダによるボールは生じない。LDペレットをサブマウントに融着するにあたり、LDペレットをサブマウントの端から15μm出っ張らせてマウントする場合、ソルダボールの発生率を従来のサブマウント(図9に示されたもの)と本発明のサブマウントで比較すると、従来のサブマウントで、AuSnソルダがサブマウントの縁から10μm後退して蒸着されている場合、ソルダボールの発生率は5%であったのに対し、本実施例

のサブマウントでは0%であった。また、LDペレットとサブマウントとは面接触にて密着するため、放熱性は良好である。

【0014】図4は、本発明の第2の実施例において用いられるサブマウントの平面図である。この実施例では突起部2bは、円柱状に形成されている。本実施例において、円柱の高さは3.5μm、直径は10μmである。また、突起部2bのピッチは20μmである。この実施例によっても先の実施例の場合と同様の効果を享受することができる。

【0015】図5は、本発明の第3の実施例を説明するためのSiサブマウントの斜視図である。このサブマウント2では、突起部2a(4a)はLDペレットがマウントされる部分のみに形成されまたAuSnソルダ4もその近傍のみにパターン蒸着されている。これにより、AuSnソルダの溶融度のばらつきによるレーザ光のモニター用ホト・ディテクタ側への光量のばらつきを低減することができる。

【0016】図6は、本発明の第4の実施例を説明するための、ウェハのダイシング前の状態を示す斜視図である。この実施例におけるサブマウントでは、突起部4aはダイシングされる切断部に沿った部分のみであり、サブマウントの中央部は平坦になされている。そして、LDペレットは一部中央の平坦部にかけてマウントされる。これにより、LDペレットと電極面との密着する面積がより広がり、放熱性の向上を図ることができる。ここで、凸凹面の領域の幅を50μm程度とすれば、ダイシング時に余分の調整等を行う必要はない。

【0017】図7は、本発明の第5の実施例を説明するための、ウェハのダイシング前の状態を示す斜視図である。この実施例では、切断部5は突起部4aの行、列に対し斜めに交わるように設定されている。本実施例によれば、フルダイシング時に、ダイサーの刃がAuSnソルダ4層に対して斜めに当たるため、ソルダの剥離はより抑制される。

【0018】以上好ましい実施例について説明したが、本発明はこれら実施例に限定されるものではなく、特許請求の範囲に記載された本願発明の要旨内において各種の変更が可能である。例えば、サブマウントの材料をシリコンに代え、ダイヤモンド、BN、SiC等を用いることができ、また、電極材料、ろう材についても実施例で示されたものに代え通常用いられている他の材料を用いることができる。

【0019】

【発明の効果】以上説明したように、本発明によるサブマウントは、LDペレットの搭載部に頂部が平坦な突起部をマトリックス状に配置したものであるので、本発明によれば、マウント時にソルダはサブマウントの凹部に沿って流动するため、ソルダボールの発生は抑制される。また、レーザペレットとサブマウントとを面接触を

もって密着させることができるために、レーザの放熱性を向上させることができる。また、ウェハのダイシング工程において、サブマウントの凹部に形成されたソルダは、網目状に電極上に被着しているため剥離されにくくなっています。突起部のソルダについては剥がれることができます。剥離はダイシング部の突起部のみに限定されるため、ソルダ材の剥離を実用上問題のない程度に抑えることができる。さらに、サブマウントの製作上の利点として、ウェハをダイシングするにあたり細かな位置制御をする必要がないことが挙げられる。

【図面の簡単な説明】

【図1】本発明の第1の実施例のLDペレットの搭載時の状況を示す斜視図。

【図2】本発明の第1の実施例のサブマウントの製造方法を説明するための斜視図と断面図。

【図3】本発明の第1の実施例の正面図。

【図4】本発明の第2の実施例を説明するためのサブマウントの平面図。

【図5】本発明の第3の実施例を説明するためのサブマウントの斜視図。

【図6】本発明の第4の実施例を説明するためのサブマウント用ウェハの斜視図。

* ウント用ウェハの斜視図。

【図7】本発明の第5の実施例を説明するためのサブマウント用ウェハの斜視図。

【図8】従来例の正面図と側面図。

【図9】従来例において用いられるサブマウントの斜視図。

【図10】他の従来例において用いられるサブマウントの斜視図。

【符号の説明】

1 レーザダイオード・ペレット (LDペレット)

2 Siサブマウント

2a, 2b, 4a 突起部

3 TiPt電極

3a 下地金属層

4 AuSnソルダ

4b ソルダボール

4c ソルダ

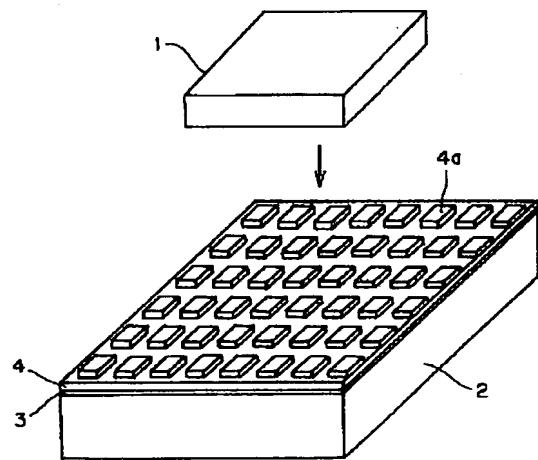
5 切断部

6 PbSnソルダ

20 7 ステム・ポール

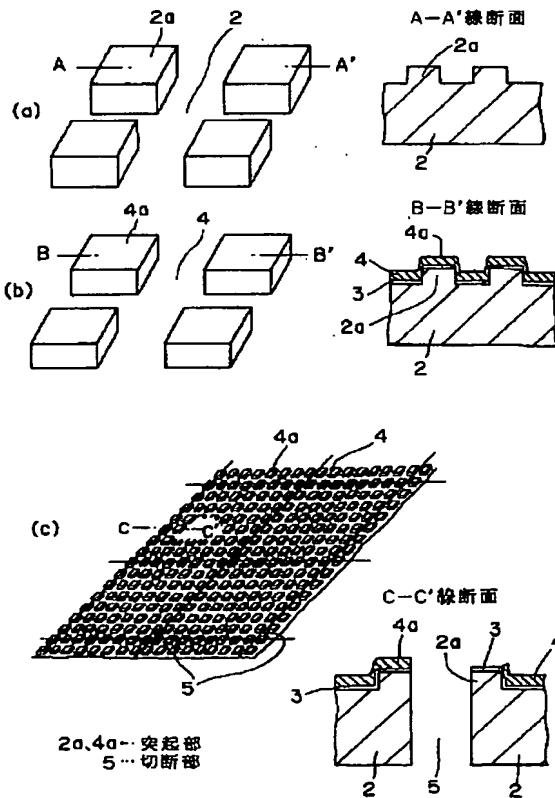
8 溝

【図1】

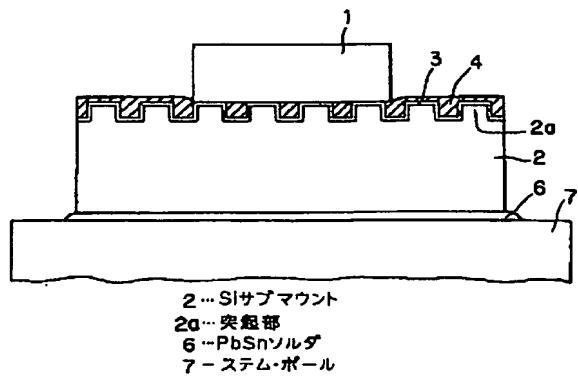


1…LDペレット
2…Siサブマウント
3…TiPt電極
4…AuSnソルダ
4a…突起部

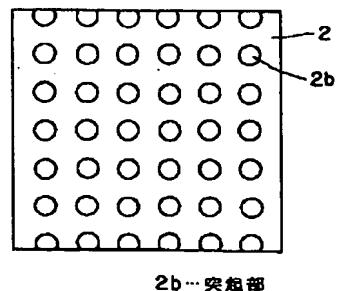
【図2】



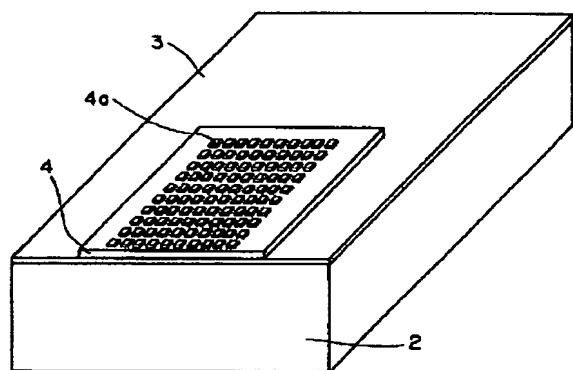
【図3】



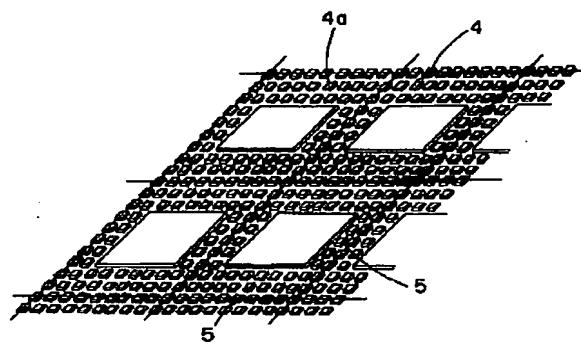
【図4】



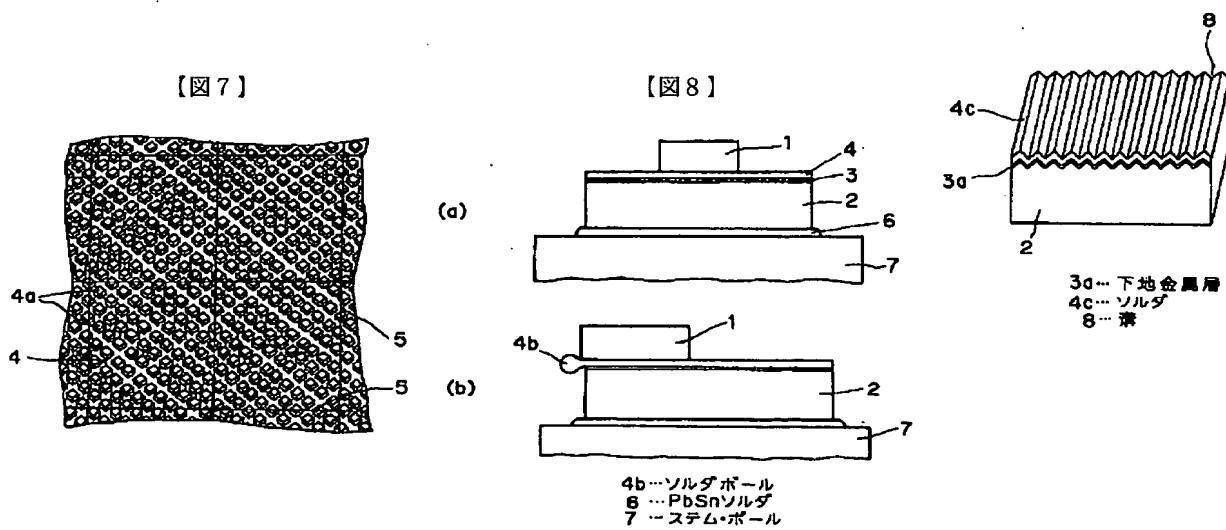
【図5】



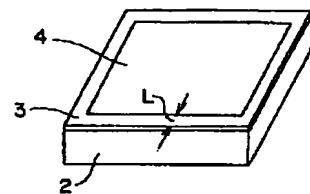
【図6】



【図10】



【図9】



L…サブマウントの端から接着材までの距離